Mini Curso: Fundamentos de la Mecatronica (Teoria Base desde Cero)

Video 07: Modulo: El Cerebro Digital Logica de Programacion, Tiempo No Bloqueante y FSM (Computacion Embebida y I

1. SINTESIS TECNICA Y APUNTES CLAVE DE INGENIERIA

* Arquitectura interna de un microcontrolador frente a una computadora de placa unica (SBC) Tj ET BT /F1 9.5 Tf 0.08 0.12 0.20 rg

* Temporizacion cooperativa no bloqueante con millis() para atender sensores y actuadores en paralelo.
* Diseno limpio mediante Maquinas de Estados Finitos (FSM) con transiciones bien definidas .

2. ARQUITECTURA DE HARDWARE Y PROTOCOLO DE LABORATORIO

Paso 1: Verificar alimentacion electrica, tierra comun (GND) y niveles logicos antes de energizar.

Paso 2: Montar el esquema segun los planos de alta resolucion incluidos en el paquete .ZIP.

Paso 3: Compilar y cargar el firmware determinista (.ino) y ejecutar el script de supervision (.py).

Paso 4: Registrar las mediciones experimentales y validar el funcionamiento sin bloqueos.

3. CODIGO FUENTE DE REFERENCIA (C++ / PYTHON)

```
// ================================================================================
// CURSO: Mini Curso: Fundamentos de la Mecatronica (Teoria Base desde Cero)
// VIDEO 07: Modulo: El Cerebro Digital   Logica de Programacion, Tiempo No Bloqueante y FSM
// ================================================================================
#include <Arduino.h>

const unsigned long INTERVALO_MUESTREO_MS = 20;
unsigned long tUltimoMuestreo = 0;

void setup() {
  Serial.begin(115200);
  pinMode(LED_BUILTIN, OUTPUT);
}

void loop() {
  unsigned long ahora = millis();
  if (ahora - tUltimoMuestreo >= INTERVALO_MUESTREO_MS) {
    tUltimoMuestreo = ahora;
    int lecturaAdc = analogRead(A0);
    float voltios = (lecturaAdc * 5.0f) / 1024.0f;
    Serial.print("{\"video\":\"07\",\"v_in\":");
    Serial.print(voltios, 3);
    Serial.println("}");
  }
}
```